

FIȘA DISCIPLINEI

Anul universitar 2023 - 2024

Anul de studiu III / Semestrul I

1. Date despre program

1.1. Instituția de învățământ superior	Universitatea „1 Decembrie 1918” din Alba Iulia
1.2. Facultatea	Facultatea de Informatică și Inginerie
1.3. Departamentul	Departamentul de Informatică, Matematică și Electronică
1.4. Domeniul de studii	Inginerie electronică, telecomunicații și tehnologii informaționale
1.5. Ciclu de studii	Licență (4 ani, 8 semestre)
1.6. Programul de studii/calificarea	Electronică aplicată / 215204; 215213; 215224

2. Date despre disciplină

2.1. Denumirea disciplinei	Circuite integrate analogice			2.2. Cod disciplină	EA3103		
2.3. Titularul activității de curs	Conf. univ. dr. ing. habil Ceuca Emilian						
2.4. Titularul activității de seminar/laborator	Asist. Drd. Ing. Andreea Gombos (Oprea)						
2.5. Anul de studiu	III	2.6. Semestrul	I	2.7. Tipul de evaluare (E/C/V)	E	2.8. Regimul disciplinei (DI/DO/DFac)	DI

3. Timpul total estimat

3.1. Număr ore pe săptămână	4	din care: 3.2. curs	2	3.3. seminar/laborator	1+1
3.4. Total ore din planul de învățământ	56	din care: 3.5. curs	28	3.6. seminar/laborator	14+14
Distribuția fondului de timp					ore
Studiul după manual, suport de curs, bibliografie și notițe					28
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren					10
Pregătire seminarii/laboratoare, teme, referate, portofolii și eseuri					28
Tutorat					-
Examinări					3
Alte activități					-

3.7 Total ore studiu individual	69
3.8 Total ore pe semestru	125
3.9 Numărul de credite	5

4. Precondiții

4.1. de curriculum	Discipline de parcurs din semestrele anterioare: 1. Dispozitive electronice 2. Circuite electronice fundamentale
4.2. de competențe	C1.1 Descrierea funcționării dispozitivelor și circuitelor electronice și a metodelor fundamentale de măsurare a mărimilor electrice

5. Condiții

5.1. de desfășurare a cursului	Cursul se va desfășura Fizic iar resursele sunt ON LINE pe platforma TEAMS (studenții primesc link pe adresa de e-mail)
5.2. de desfășurarea a seminarului//laboratorului	Seminarul I se va desfășura Fizic Seminar/laborator fizic: Seminar/laboratorul de Circuite Electronice

6. Competențe specifice acumulate

Competențe profesionale	C1.1: Descrierea funcționării dispozitivelor și circuitelor electronice și a metodelor fundamentale de măsurare a mărimilor electrice C1.2 Analiza circuitelor și sistemelor electronice de complexitate mică/ medie, în scopul proiectării și măsurării acestora
-------------------------	--

	C1.4 Utilizarea instrumentelor electronice si a metodelor specifice pentru a caracteriza și evalua performanțele unor circuite si sisteme electronice C1.5 Proiectarea si implementarea de circuite electronice de complexitate mică/medie utilizând tehnologii CAD-CAM si standardele din domeniu
Competențe transversale	-

7. Obiectivele disciplinei

7.1 Obiectivul general al disciplinei	Însușirea principiile care stau la baza fabricării, analizei, proiectării și aplicațiilor circuitelor integrate analogice MOS și bipolare de largă utilizare. Dezvoltarea de competențe în domeniul analizei și proiectării blocurilor funcționale analogice de bază.
7.2 Obiectivele specifice	<ul style="list-style-type: none"> ■ Funcționarea și analiza principalelor structuri elementare integrate (subcircuite): surse de curent, oglinzi de curent, referințe de tensiune, etaje de amplificare de semnal mic, etaje de ieșire, circuite de protecție. ■ Structurile interne ale circuitelor integrate analogice cu accent asupra amplificatoarelor operaționale moderne. ■ Evidențierea particularităților, avantajelor oferite și limitărilor care apar în utilizarea circuitelor analogice în diverse aplicații.

8. Conținuturi

8.1 Curs	Metode de predare	Observații
1. .Introducere. Istoric și tendințe. Domeniul și complexitatea circuitelor integrate. Microelectronica, definiții, particularități. Aspecte privind proiectarea CI	Se utilizează mijloace multimedia de predare la curs. Cursul este interactiv cu demonstrații pentru exemplificarea conceptelor predate. Studentii vor avea materialele încărcate în Class notebook – disponibile in cloud Sunt planificate ore de consultație în timpul semestrului și înainte de fiecare examen	2h
2. Etaje de ieșire din surse de curent. Structuri avansate. Mărirea rezistenței de ieșire și scăderea tensiunii minime admise la borne.		2h
3. Tehnologii de realizare a circuitelor integrate analogice. Oglinzi și amplificatoare de curent bipolare și CMOS. Parametrii. Metode de reducere a erorilor		2h
4. Circuite elementare de baza. Rezistoare active. Surse de curent. Oglinzi de curent. Referințe de tensiune și de curent. Referințele V_{th}/R , V_{be}/R , Widlar, PTAT		2h
5. Referințe compensate pentru reducerea efectelor variației tensiunii de alimentare și a temperaturii (bootstrap, bandă interzisă).		2h
6. Amplificatoare integrate simple bipolare și CMOS. Principii de funcționare. Comportamentul în frecvență. Metode de îmbunătățire a performanțelor.		2h
7. Amplificatoare integrate cu performanțe mărite. Amplificatoarele cascodă simetrice, asimetrice și cascodă pliată. Principii de funcționare. Comportamentul în frecvență		2h
8. Amplificatoare diferențiale. Configurații fundamentale. Parametrii. Comportament în frecvență.		2h
9. Metode de liniarizare a etajelor diferențiale. Degenerarea in emitor (sursă) și efectul reacției negative		2h
10. Amplificatorul operațional cu compensare Miller. Principii de funcționare. Modelul de semnal mic. Caracteristici de frecvență. Metoda de proiectare a AO Miller pentru specificații impuse.		2h
11. Amplificatoarele operaționale cascodă telescop. Comparatie cu AO Miller. Schemele de semnal mic. Caracteristici de frecvență. Metoda de proiectare pentru specificații impuse		2h
12. Amplificatoarele operaționale cascodă pliată. Comparatie cu AO cascoda telescop. Schemele de semnal mic. Caracteristici de frecvență. Metoda de proiectare pentru specificații impuse		2h
13. Stabilitatea amplificatoarelor cu reacție. Criteriul de stabilitate pentru câștigul buclei. Indicatori de stabilitate. Condițiile de stabilitate pentru amplificatorul de pe calea directa		2h
14. Răspunsul in frecventa și stabilitatea circuitelor cu amplificatoare operaționale. RECAPITULARE. PREZENTARE cerințe examen		2h

Bibliografie

1. D. Csipkes – Circuite Integrate Analogice. Circuite fundamentale – Casa Cărții de Știință, 2007;
2. D. Csipkes, G. Csipkes – Elemente constructive utilizate în proiectarea circuitelor analogice complexe – Casa Cărții de Știință, 2004;
3. P.E. Allen, D. Holberg – CMOS Analog Circuit Design, Second Edition, Oxford Press, 2002;

4. D. Csipkes, G. Csipkes – Fundamental Analog Circuits. Practical Simulation Exercises – UTPres, 2004; 5. Robert Groza, Gabor Csipkes, Doris Csipkes, Circuite integrate analogice. Indrumator de seminar/laborator, Editura U.T.PRESS, Cluj-Napoca, 2015 6. Manolescu A. M., A. Manolescu, C. Popa, “Analiza și proiectarea circuitelor integrate VLSI CMOS. Culegere de probleme”, Printech, 2006 7. Manolescu A. M., A. Manolescu, C. Popa, “Circuite integrate analogice. Culegere de probleme”, Litografia UPB, 2006		
8.2 Seminar		
1. Modele ale dispozitivelor electronice	Se utilizează mijloace multimedia de predare la curs. Laboratorul este interactiv cu demonstrații pentru exemplificarea funcționării circuitelor, simulări practice în LT spice și măsuratori experimentale..	2h
2. Etaje de ieșire în sursele de curent.		2h
3. Oglinzi de curent.		2h
4. Referințe de curent și de tensiune		2h
5. Amplificatoare simple. Amplificatoare diferențiale		2h
6. Structuri interne de AO - analiza		2h
7. Metode de proiectare ale AO.		2h
8.2 Laborator	Studentii vor avea materialele încărcate în Class notebook – disponibile în cloud	2h
1. Tranzistoare – caracteristici, regimuri de funcționare.		2h
2. Proiectarea și analiza surselor de curent integrate.		2h
3. Oglinzi de curent		2h
4. Referințe de curent și de tensiune		2h
5. Amplificatoare simple.		2h
6. Amplificatoare diferențiale		2h
7. Amplificatoarele operaționale Miller, cascodă și cascodă pliată.	2h	
8 Bibliografie		
1. Gray P. R., P.J. Hurst, S.H. Lewis, R.G. Meyer, “Analysis and Design of Analog Integrated Circuits”, John Wiley & Sons, 2003 2. Manolescu A. M., A. Manolescu, C. Popa, “Analiza și proiectarea circuitelor integrate VLSI CMOS. Culegere de probleme”, Printech, 2006 3. Manolescu A. M., A. Manolescu, C. Popa, “Circuite integrate analogice. Culegere de probleme”, Litografia UPB, 2006		

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatori reprezentativi din domeniul aferent programului

Conținuturile disciplinei sunt adaptate la cadrul legislativ actual și contribuie la formarea de bază a inginerilor electroniști. Prin conținut, disciplina răspunde necesităților de formare solicitate de angajatori.
La acesta disciplină si au exprimat acordul si dorința de participare ca invitați (experți externi), specialiști de la angajatori de prestigiu din zonă: Continental Automotive Sibiu, Vitesco Sibiu.

10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	Evaluare finală scrisă	<i>Examen scris</i>	60%
10.5 Seminar/laborator	- Corectitudinea și completitudinea întocmirii lucrărilor practice	<i>Verificare pe parcurs Efectuarea unor lucrări practice/Intocmire referate</i>	40%
	- Implicarea în abordarea tematicii seminarilor		
10.6 Standard minim de performanță:			
Demonstrarea competențelor în:			
<ul style="list-style-type: none"> ▪ proiectarea constructivă și tehnologică a diverselor elemente de circuite analogice ▪ utilizarea instrumentelor electronice și a metodelor specifice pentru a caracteriza și evalua performanțele unor circuite și sisteme electronice ▪ utilizarea unor produse software pentru analiza și proiectarea circuitelor electronice analogice 			
Studentul dobândește următoarele cunoștințe minimale:			
<ul style="list-style-type: none"> - Cunoaște și înțelege funcționarea și analiza principalelor structuri elementare integrate surse de curent, oglinzi de curent, referințe de tensiune, etaje de amplificare de semnal mic, etaje de ieșire, circuite de protecție; - Dezvoltarea de competențe în domeniul analizei și proiectării blocurilor funcționale analogice de bază. 			
Cerințe minime:			
<ul style="list-style-type: none"> - Efectuarea tuturor lucrărilor practice de seminar/laborator 			

- - Notele la examen și seminar/laborator să fie minim 5.
- - Nota la disciplină se calculează cu relația: $0,60 * \text{Nota_examen} + 0,4 * \text{Nota seminar/laborator}$

Data completării
19.09.2023

Semnătura titularului de curs
Conf.univ.dr.ing.habil Emilian CEUCA

Semnătura titularului de seminar/laborator
Asist. Drd. Ing. Andreea Gombos (Oprea)

Data avizării în departament
26.09.2023

Semnătura directorului de departament
Lect.univ.dr. Mihaela ALDEA